

【記事掲載依頼】

図1 SRAMのパスゲートトランジスタにおける矛盾

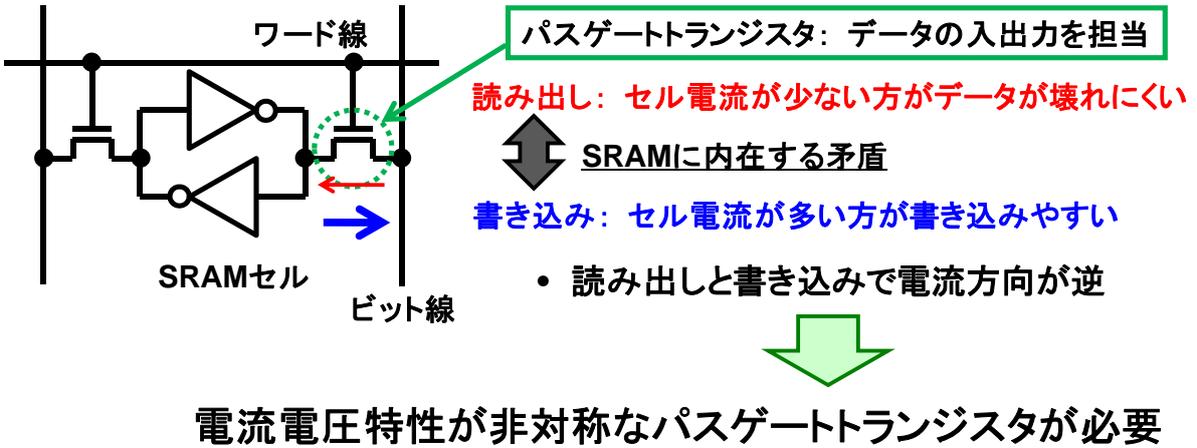


図2 提案技術の電子注入による非対称パスゲートトランジスタ

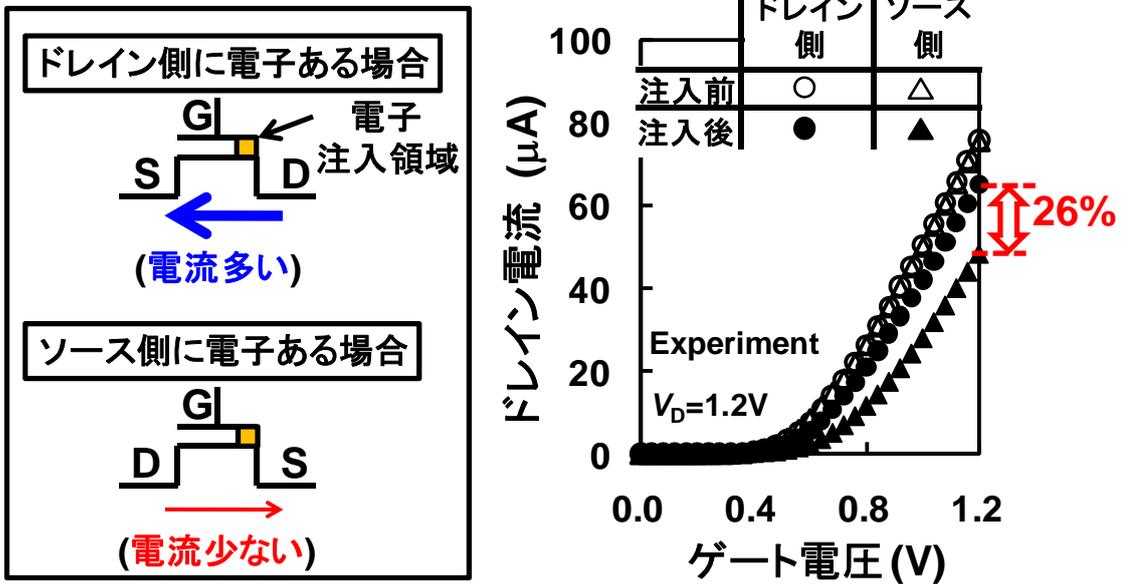
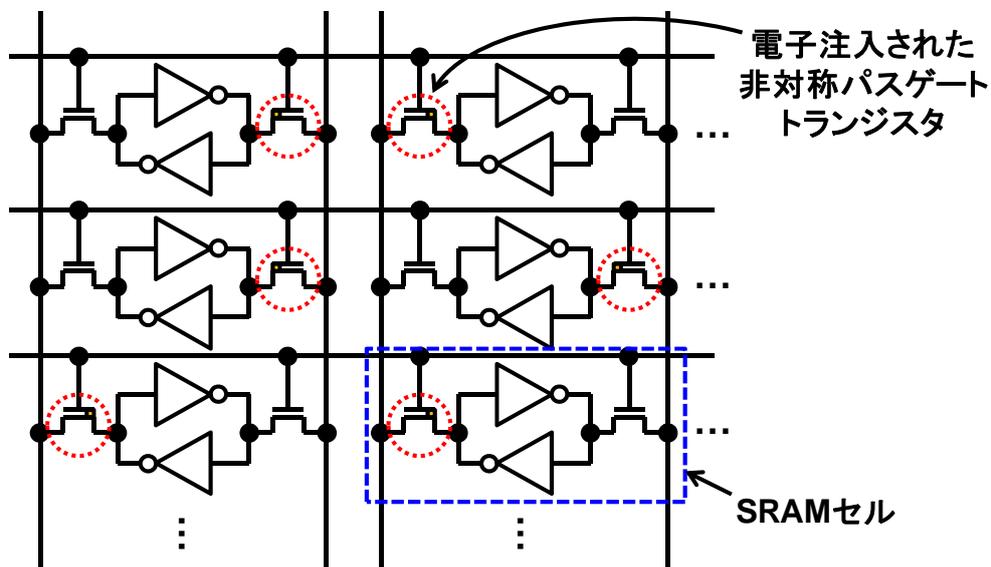


図 3

(a) パスゲートトランジスタへの電子注入による SRAM 安定性の自己修復



(b) 自己修復機能イメージ図

