入札公告

1. 競争入札に付する事項

- (1) 件名 低コストインタフェース反射抑制型送受信回路 16nmプロセスチップ試作一式
- (2) 納入期限 令和8年3月23日(月)

2. 競争参加資格

- (1) 東京大学契約事務取扱規程（以下「取扱規程」という。）第2条及び第3条の規定に該当しない者であること。
- (2) 国の競争参加資格（全省庁統一資格）において、令和7年度に関東・甲信越地域の「役務の提供等」の「A」、「B」又は「C」等級に格付けされている者であること。
- (3) 入札説明書で示す要件等を満たす者であること。
- (4) 本学から取引停止の措置を受けている期間中の者でないこと。

3. 契約条項を示す場所及び入札説明書を交付する場所

東京大学工学系・情報理工学系等財務課調達チーム 電話03-5841-6050
入札説明書は本公告の日から上記において交付する。

4. 入札書等の提出場所及び期限

提出場所 入札説明書で示す事前提出資料を上記3の場所に提出すること。
提出期限 令和7年7月18日(金) 17時00分

5. 開札の場所及び日時

場所 東京大学工学部列品館1階 小会議室
日時 令和7年7月28日(月) 15時00分

6. 入札保証金及び契約保証金に関する事項

入札保証金 免除
契約保証金 免除

7. その他

- (1) 無効の入札書
取扱規程第20条の規定に該当する入札書は無効とする。
- (2) 落札者の決定方法
本件の履行ができると本学が判断した入札者であって、取扱規程第11条の規定に基づいて作成された予定価格の制限の範囲内で、最低価格をもって有効な入札を行った入札者を落札者とする。
- (3) 契約書の作成
契約の締結に当たっては、契約書を作成するものとする。
- (4) その他、詳細は入札説明書による。

令和7年7月8日(火)

国立大学法人東京大学 総長 藤井 輝夫
代理人
工学系・情報理工学系等 事務部長 渡邊 慎二