

平成 30 年度退職教員の紹介

部 局 名	生産技術研究所	
氏 名	桜井 貴康	
職 名	教授	
本学在職期間	平成 8 年 7 月～平成 31 年 3 月	
所 属	情報・エレクトロニクス系部門	
専 門 分 野	集積回路システム設計	
略 歴	<p>昭和 51 年 3 月 本学工学部卒業</p> <p>昭和 56 年 3 月 本学大学院工学系研究科博士課程修了、工学博士</p> <p>昭和 56 年 3 月 株式会社東芝入社、半導体技術研究所</p> <p>昭和 63 年 8 月 カリフォルニア大学バークレー校客員研究員</p> <p>平成 8 年 7 月 本学生産技術研究所教授</p> <p>平成 10 年 7 月 本学国際・産学共同研究センター教授</p> <p>平成 20 年 4 月 本学生産技術研究所教授</p>	
研 究 内 容	<p>Sakurai, Takayasu and Newton, A. Rechard, "Alpha-Power Law MOSFET Model and Its Application to CMOS Inverter Delay and Other Formulas." <i>IEEE Journal of Solid-State Circuits</i>, Vol.25, No.2, (1990): 584-594.</p> <p>Sakurai, Takayasu, "Closed-form expressions for interconnection delay, coupling, and crosstalk in VLSI's." <i>IEEE Transactions on Electron Devices</i>, Vol.40, No.1, (1993): 118-124.</p>	