


## 令和3年度退職教員の紹介

部 局 名	大学院工学系研究科	
氏 名	藤田 昌宏	
職 名	教授	
本学在職期間	平成12年3月～令和4年3月	
所 属	電気系工学専攻	
専 門 分 野	設計自動化 (Electronic Design Automation, EDA)	
略 歴	昭和55年3月 東京大学工学部卒業 昭和57年3月 東京大学大学院工学系研究科修士課程修了 昭和60年3月 東京大学大学院工学系研究科博士課程修了、工学博士 昭和60年4月 (株)富士通研究所 平成5年11月 米国富士通研究所 Director 平成12年3月 東京大学大学院工学系研究科 教授 平成16年4月 東京大学大規模集積システム設計教育研究センター 教授 令和元年10月 東京大学大学院工学系研究科附属システムデザイン研究センター 教授	
研 究 内 容	Fujita, Masahiro et al. "Multi-terminal binary decision diagrams: An efficient data structure for matrix representation." <i>Formal methods in system design</i> 10 2 (1997):149-169. Fujita, Masahiro. "Toward Unification of Synthesis and Verification in Topologically Constrained Logic Design." <i>Proceedings of IEEE</i> 103 11 (2015): 2052-2060.	